

LEMBAR PENGESAHAN

TUGAS AKHIR

Desain dan Implementasi Turbo Encoder Menggunakan *Field Programmable Gate Array* (FPGA) Untuk Aplikasi Satelit Nano
(Design And Implementation Turbo Encoder Using Programmable Gate Array (FPGA) For Nanosatellite Application)

Telah disetujui dan disahkan sebagai Tugas Akhir

Program S1 Teknik Telekomunikasi

Fakultas Teknik Elektro

Universitas Telkom

Disusun oleh :

LAILA PRAKASITA

1101110041

Bandung, Juni 2015

Menyetujui,

Pembimbing I



Dr. Ir. Heroe Wijanto, M. T.

(NIK. 92680067-1)

Pembimbing II



Budi Syihabuddin, S.T., M.T.

(NIK. 10850618-1)