



| | | |
|---|-----------------|---------------------------|
| UNIVERSITAS TELKOM | No. Dokumen | ITT-AK-FEK-PTT-FM-004/001 |
| Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257 | No. Revisi | 00 |
| FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR | Berlaku efektif | 02 Mei 2011 |

LEMBAR PENGESAHAN TUGAS AKHIR

Desain Arsitektur dan Implementasi Pengkode-Pendekode Hard Decision LDPC

Menggunakan Algoritma Message Passing Pada FPGA

Architectural Design and Implementation of Hard Decision LDPC Encoding- Decoding with
Message -Passing Algorithm on FPGA

**Telah disetujui dan disahkan sebagai Tugas Akhir II
Program S1 Teknik Telekomunikasi
Fakultas Teknik Elektro
Universitas Telkom**

Disusun oleh :

**ADITIA TARIGAN
1101110149**

**Bandung, 1 Juni 2015
Menyetujui,**

Pembimbing I

Rita Purnamasari, S.T., M.T.
NIP : 10860627-1

Pembimbing II

Efa Maydhona Saputra, S.T., M.T.
NIP : 14871291-1