

DAFTAR TABEL

Tabel 3.1 Perangkat Keras Simulasi	18
Tabel 3.2 Perangkat Lunak Simulasi	19
Tabel 3.3 Spesifikasi Laptop Sebagai <i>RouteFlow</i>	19
Tabel 3.4 Konfigurasi <i>IP Address</i> Simulasi dan Implementasi	23
Tabel L1 Pengukuran <i>throughput</i> , <i>jitter</i> dan <i>packet loss</i> pada simulasi	62
Tabel L2 Pengukuran <i>throughput</i> , <i>jitter</i> , dan <i>packet loss</i> pada implementasi	64
Tabel L3 Pengukuran <i>delay</i> simulasi	65
Tabel L4 Pengukuran <i>delay</i> implementasi	67
Tabel L5 Pengukuran <i>convergence time</i> simulasi menggunakan <i>timers basic</i>	69
Tabel L6 Pengukuran <i>convergence time</i> simulasi tanpa menggunakan <i>timers basic</i>	70
Tabel L7 Pengukuran <i>convergence time</i> implementasi menggunakan <i>timers basic</i>	70
Tabel L8 Pengukuran <i>convergence time</i> implementasi tanpa menggunakan <i>timers basic</i>	71