

	UNIVERSITAS TELKOM	No. Dokumen	
	Jl. Telekomunikasi No. 1 Ters. BuahBatu Bandung 40257	No. Revisi	
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku efektif	

LEMBAR PENGESAHAN

PERANCANGAN SISTEM SIMULATOR HIL (*HARDWARE- IN-THE-LOOP*) UNTUK *RAPID PROTOTYPING* SISTEM KENDALI

HARDWARE IN THE LOOP SIMULATOR DESIGN FOR RAPID PROTOTYPING OF CONTROL SYSTEMS

Oleh

MUHAMMAD RIZKI AMRI LUBIS

NIM : 1102144017

Tugas Akhir Ini telah Disetujui untuk Diajukan dalam Sidang Tugas Akhir
Sarjana Teknik pada

**PROGRAM STUDI S1 TEKNIK ELEKTRO
FAKULTAS TEKNIK ELEKTRO
UNIVERSITAS TELKOM**

Bandung, 9 Mei 2019

Disetujui oleh

Pembimbing I

Pembimbing II




Muhammad Zakiyullah Romdlony,
Ph. D.

Ig. Prasetya Dwi Wibawa, S.T.,
M.T.

NIP: 13860037

NIP:14870043