

**LEMBAR PENGESAHAN**

**PERANCANGAN HYPOTHETICAL PROCESSOR  
BERBASISKAN FPGA**

***(HYPOTHETICAL PROCESSOR'S DESIGN  
BASED ON FPGA)***

Disusun Oleh :

**PURWOKO IMAM SANTOSO  
111010259**

Disetujui dan disahkan sebagai salah satu syarat  
menyelesaikan studi pada program S1 Jurusan Teknik Elektro  
Sekolah Tinggi Teknologi Telkom

Bandung, Januari 2006

<b>PEMBIMBING I</b>	<b>PEMBIMBING II</b>
<b><u>Sony Sumarvo, Ir, MT.</u></b>	<b><u>Nyoman Bogi AK,ST,MSEE.</u></b>