

LEMBAR PENGESAHAN

Tugas Akhir dengan judul :

**PERANCANGAN DAN IMPLEMENTASI
ENCODER DECODER KODE BCH (15,7)
BERBASIS FPGA (*FIELD PROGRAMMABLE GATE ARRAY*)**

**(*DESIGN AND IMPLEMENTATION OF FPGA
(FIELD PROGRAMMABLE GATE ARRAY) BASED
BCH (15,7) CODE ENCODER DECODER*)**

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik pada Program Studi Teknik Telekomunikasi Institut Teknologi Telkom

Oleh :

EDI SUPRIYANTO

111060298

Bandung, 18 April 2011

Disetujui dan disahkan oleh :

Pembimbing I

Pembimbing II

Dharu Arseno, Ir., M.T.

NIK : 02690271-1

Iswahyudi Hidayat, S.T., M.T.

NIK : 02770269-1