

2003

LEMBAR PENGESAHAN TUGAS AKHIR

**DESAIN DAN IMPLEMENTASI
VIDEO COMPRESSOR-DECOMPRESSOR (CODEC)
PADA FIELD PROGRAMMABLE GATE ARRAY (FPGA)**

*DESIGN AND IMPLEMENTATION OF
VIDEO COMPRESSOR-DECOMPRESSOR (CODEC)
ON FIELD PROGRAMMABLE GATE ARRAY (FPGA)*

Diajukan Sebagai Syarat untuk Memperoleh Gelar Sarjana
Pada Jurusan Teknik Elektro Telekomunikasi
Sekolah Tinggi Teknologi Telkom

oleh :

ARTHA NURDIANSYAH

NIM : 111990151

Bandung, 2003

Tugas Akhir ini telah diperiksa untuk disetujui dan disahkan,

Pembimbing I

Pembimbing II

Dewi Utami, Ir., MT
NIP : 9570126

Hadi Suwastio, Ir., MPhil., PhD
NIP : 9267049