

**LEMBAR PENGESAHAN**

**PROYEK AKHIR**

**PENGUJIAN DAN VERIFIKASI DESAIN PENERIMA**

**FM DIGITAL PADA FPGA**

*VERIFICATION AND TESTING OF FPGA*

*BASE DIGITAL FM RECEIVER DESIGN*

**Rahmat Sopian**

**611091013**

**Telah disetujui dan disahkan sebagai salah satu syarat  
Menyelesaikan Program D3 Jurusan Teknik Telekomunikasi  
Institut Teknologi Telkom**

Pembimbing I

Pembimbing II

Iswahyudi Hidayat, ST., M.T.

NIK. 02770269-1

Denny Darlis, Ssi, M.T.

NIK. 10770726-3