

## Daftar Gambar

Gambar 2-1 Ilustrasi MDVRPTW .....	5
Gambar 2-2 Ilustrasi <i>Time Window</i> .....	5
Gambar 2-3 Contoh Representasi Kromosom.....	6
Gambar 2-4 Contoh <i>Order Crossover</i> .....	8
Gambar 2-5 Contoh <i>Partially Mapped Crossover</i> .....	9
Gambar 2-6 Contoh <i>Cycle Crossover</i> .....	9
Gambar 2-7 Contoh <i>Edge Recombination</i> .....	10
Gambar 2-8 Contoh <i>Insert Mutation</i> .....	10
Gambar 2-9 Contoh <i>Swap Mutation</i> .....	10
Gambar 2-10 Contoh <i>Inversion Mutation</i> .....	11
Gambar 2-11 Contoh <i>Scramble Mutation</i> .....	11
Gambar 2-12 Struktur Umum <i>Fuzzy Logic Controller</i> .....	11
Gambar 2-13 Grafik Fungsi Keanggotaan Trapesium .....	12
Gambar 2-14 Grafik Fungsi Keanggotaan <i>Singleton</i> .....	13
Gambar 3-1 Grafik Fungsi Keanggotaan Variabel Masukan.....	16
Gambar 3-2 Grafik Fungsi Keanggotaan Variabel Keluaran Skema 1.....	17
Gambar 3-3 Grafik Fungsi Keanggotaan Variabel Keluaran Skema 2.....	17
Gambar 3-4 <i>Flow Chart</i> Proses pada Rancangan Sistem .....	19
Gambar 4-1 <i>Screenshot</i> Hasil Implementasi .....	22
Gambar 4-2 Visualisasi <i>Best Known Solution</i> untuk pr01 .....	23
Gambar 4-3 Visualisasi Solusi Terbaik Sistem untuk pr01 .....	23
Gambar 4-4 Visualisasi <i>Best Known Solution</i> untuk pr07 .....	24
Gambar 4-5 Visualisasi Solusi Terbaik Sistem untuk pr07 .....	24
Gambar 4-6 Hasil Pengujian untuk GA tanpa FLC .....	26
Gambar 4-7 Hasil Pengujian berdasarkan Kelompok Metode .....	26