

DAFTAR GAMBAR

Gambar 2.1 Proses Enkripsi AES-128 (Sumber: [15]).....	8
Gambar 2.2 Proses Dekripsi AES-128 (Sumber: [15]).....	8
Gambar 2.3 Proses AddRoundKey (Sumber: [15])	9
Gambar 2.4 Proses SubBytes (Sumber: [15])	9
Gambar 2.5 Proses ShiftRows (Sumber: [15])	11
Gambar 2.6 Proses MixColumns (Sumber: [12])	12
Gambar 2.7 Proses SubBytes Termodifikasi (Sumber: [8])	14
Gambar 2.8 Proses ShiftRows Termodifikasi (Sumber: [8]).....	15
Gambar 2.9 Proses MixColumns Termodifikasi (Sumber: [8]).....	16
Gambar 3.1 Diagram Alir Sistem Secara Umum.....	20
Gambar 3.2 Proses Enkripsi Algoritma AES-128	23
Gambar 3.3 Proses Dekripsi AES-128 bit	25
Gambar 3.4 Proses Enkripsi AES-128 Bit Termodifikasi	27
Gambar 3.5 Proses Dekripsi AES-128 Bit Termodifikasi	29
Gambar 3.6 Use Case Diagram.....	30
Gambar 3.7 Menu Algoritma AES	31
Gambar 3.8 Splash Screen	31
Gambar 3.9 Menu Algoritma AES Termodifikasi.....	31
Gambar 4.1 Tampilan Menu Algoritma AES (kiri) dan AES Termodifikasi (kanan).....	35
Gambar 4.2 Ciphertext Hasil Enkripsi dan Waktu Enkripsi.....	36
Gambar 4.3 Plaintext Hasil Dekripsi dan Waktu Dekripsi	37
Gambar 4.4 Perbandingan Waktu Enkripsi AES dengan AES Termodifikasi	37
Gambar 4.5 Perbandingan Waktu Dekripsi AES dengan AES Termodifikasi	38
Gambar 4.6 Pengaruh Plaintext Berubah 1 Bit terhadap Nilai Avalanche Effect	38
Gambar 4.7 Pengaruh Cipherkey Berubah 1 Bit terhadap Nilai Avalanche Effect.....	41