

KATA PENGANTAR



Alhamdulillah rabbil'alam. Puji syukur penulis ucapkan kehadiran Allah SWT, yang atas limpahan rahmat, berkah, dan hidayah-Nya, penulis mampu menyelesaikan Tugas Akhir ini dengan baik, dengan judul **PERANCANGAN DAN IMPLEMENTASI ALGORITMA FFT 64 TITIK MENGGUNAKAN MULTIPATH DELAY COMMUTATOR PADA FPGA.**

Tugas akhir ini ditujukan untuk memenuhi salah satu syarat memperoleh gelar Sarjana Teknik di Jurusan Teknik Telekomunikasi Fakultas Teknik Elektro, Universitas Telkom. Penulis telah berusaha sebaik mungkin untuk menghasilkan karya yang baik, namun penyusunan Tugas Akhir ini masih jauh dari sempurna. Oleh karena itu, penulis berharap adanya saran dan kritik yang membangun demi pengembangan Tugas Akhir sehingga dapat memperbaiki penyusunan Tugas Akhir dan dapat memberikan manfaat serta kebaikan bagi penulis khususnya dan bagi pembaca pada umumnya. Terima kasih.

Bandung, Oktober 2016

Penulis