

DAFTAR GAMBAR

Gambar 2.1 Harvard architecture	8
Gambar 2.1.1 urutan pelaksanaan program sekuensial yang telah di definisikan menjadi beberapa eksekusi secara berurutan.....	9
Gambar 2.1.2 urutan pelaksanaan program parallel yang telah di definisikan menjadi beberapa eksekusi secara berurutan.....	10
Gambar 2.1.3 contoh 1 dimensi partisi cyclic dan blok	11
Gambar 2.1.4 contoh 2 dimensi partisi cyclic dan blok	11
Gambar 2.2.2 diagram blok yang ada di dalam GPU Nvidia	13
Gambar 3.1 desain sistem secara keseluruhan pada <i>RSA</i>	21
Gambar 3.1.1 proses menghasilkan kunci private dan enkripsi file secara paralel menggunakan <i>CPU</i>	22
Gambar 3.1.2 proses menghasilkan kunci private dan dekripsi file secara paralel menggunakan <i>CPU</i>	23
Gambar 3.1.3 proses menghasilkan kunci private dan enkripsi file secara paralel menggunakan <i>GPU</i>	24
Gambar 3.1.4 proses menghasilkan kunci private dan dekripsi file secara paralel menggunakan <i>GPU</i>	24
Gambar 3.2.1 proses flowchart pada <i>RSA</i>	25
Gambar 3.5.1 Pengolahan data pada CUDA	30
Gambar 3.6.1 Pengolahan data pada CPU.....	31
Gambar 3.7.1 Dimenis domain 1-D, 2-D dan 3-D.....	32
Gambar 3.7.2 Jacobi finite difference method.....	32
Gambar 3.7.3 Proses Mapping <i>RSA</i>	34
Gambar 4.1.4 Total waktu untuk penggunaan CPU.....	38
Gambar 4.1.4 Grafis waktu untuk penggunaan CPU	39

Gambar 4.1.8	Grafis penggunaan CPU selama 30 pengujian.....	40
Gambar 4.1.7	Grafis dari hasil speedup dan speedup amdhal speedup	41
Gambar 4.1.9	Grafis total waktu untuk penggunaan GPU	43
Gambar 4.2.1	Grafis total waktu untuk perbandingan GPU dan CPU.....	45