

	INSTITUT TEKNOLOGI TELKOM	No. Dokumen	ITT-AK-FEK-PTT-FM-004/001
	Jl. Telekomunikasi No.1 Ters. Buah Batu Bandung 40257	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku Efektif	02 Mei 2011

**LEMBAR PENGESAHAN
TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI PENGENDALI
KECEPATAN MOTOR DC MENGGUNAKAN PID BERBASIS FPGA**

*DESIGN AND IMPLEMENTATION OF DC MOTOR SPEED CONTROL
USING PID BASED ON FPGA*

**RIO HAKIM DHARMAWAN
115070034**

**Telah disetujui dan disahkan sebagai Tugas Akhir
Program S1 Teknik Elektro Fakultas Elektro dan Komunikasi
Institut Teknologi Telkom**

Pembimbing I

Pembimbing II

Porman Pangaribuan, Ir, MT

NIP : 91640021-1

Iswahyudi Hidayat, ST, MT

NIP : 02770269-1