

DAFTAR ISTILAH

Bit

Binary Digit yang merupakan bagian terkecil dari data digital, direpresentasikan dengan nilai '1' dan '0'.

CLB

Configurable Logic Block merupakan kumpulan dari slice yang identik.

Clock

Sederetan pulsa detak yang terdiri dari bit '1' dan '0' yang menjadi pemicu rangkaian.

Dataflow

Diagram aliran data dari input sampai keluaran system.

Flowchart

Skema aliran suatu program maupun sistem yang akan dijalankan.

FPGA

Programable Logic Device (PLD) yang dibangun dari sekumpulan sel fungsi logika dasar yang dapat diprogram.

Orthogonal

Sifat matematis dari dua vektor yang saling tegak lurus

Receiver

Penerima dalam suatu sistem transmisi telekomunikasi

Slices

Bagian dasar dari FPGA yang tersusun dari *Look Up Table*, *Function Generator*, dan *flip – flop* dan dapat diatur sehingga dapat melakukan fungsi tertentu.

Test bench

Script tambahan yang digunakan untuk membantu proses simulasi program

Transmitter

Pengirim dalam suatu sistem transmisi telekomunikasi

VHDL

Bahasa pemrograman yang digunakan untuk mendeskripsikan *hardware* mulai dari tingkat yang abstrak hingga tingkat yang kompleks.

Waveform

Tampilan keluaran dari proses simulasi yang dilakukan dalam bentuk sinyal.