

KATA PENGANTAR

Puji syukur penulis panjatkan kehadiran Tuhan Yang Maha Esa, yang telah memberikan rahmat, serta limpahan berkah-Nya pada penulis sehingga dapat menyelesaikan Tugas Akhir yang berjudul : “**PERANCANGAN DAN IMPLEMENTASI PROSESOR I/FFT 512 TITIK RADIX-8 PADA FPGA**”, yang disusun sebagai persyaratan menempuh sidang Tugas akhir pada Program Studi Sarjana Teknik Elektro Institut Teknologi Telkom Bandung.

Perancangan yang dilakukan dalam tugas akhir ini adalah merancang sistem prosesor FFT 512 titik dari FFT 8 titik (Radix-8) dengan menggunakan bahasa pemrograman VHDL dan diimplementasikan pada FPGA (*Field Programmable Gate Array*).

Tugas akhir ini tentu masih jauh dari sempurna. Maka dari itu penulis mengharapkan kritik dan saran dari seluruh pihak agar tercapainya sasaran, tujuan serta manfaat terselesaikannya Tugas Akhir ini. Saran dan kritik dapat didiskusikan melalui email penulis manotojfmanalu@yahoo.co.id

Akhirnya semoga Tugas Akhir ini bisa memberikan manfaat kepada semua pihak.

Terimakasih.

Bandung, Oktober 2011

Penulis