

 <small>INSTITUT TEKNOLOGI TELKOM</small>	<b>INSTITUT TEKNOLOGI TELKOM</b>	No. Dokumen	ITT-AK-FEK-PTT-FM-004/001
	<b>Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257</b>	No. Revisi	00
	<b>FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR</b>	Berlaku efektif	02 Mei 2011

## **LEMBAR PENGESAHAN**

Tugas Akhir dengan judul :

### **PERANCANGAN DAN IMPLEMENTASI FILTER DIGITAL 1Mhz – 30Mhz BERBASIS FPGA**

*(DESIGN AND IMPLEMENTATION OF  
DIGITAL FILTER 1MHz- 30MHz BASED ON FPGA)*

Telah disetujui dan disahkan sebagai salah satu syarat untuk memperoleh gelar  
Sarjana Teknik pada Program Studi Teknik Elektro Institut Teknologi Telkom

Oleh :

**MOHAMMAD ADIL ELBANI**

**115080016**

Bandung, 07 Mei 2012

Disetujui dan disahkan oleh :

**Pembimbing I**

**Pembimbing II**

**RITA MAGDALENA, Ir.MT**

NIK : 99640168-1

**DENNY DARLIS, Ssi, MT**

NIK : 10770726-3