

**LEMBAR PENGESAHAN  
TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI  
BLOK TRANSFORMASI FOURIER UNTUK MENAMPILKAN  
SEBARAN DATA SINYAL AUDIO BERBASIS FPGA**

*DESIGN AND IMPLEMENTATION FOURIER TRANSFORM BLOCK TO DISPLAY  
AUDIO SIGNAL DATA SPREAD BASED ON FPGA*

**Firman Syah  
115080080**

**Telah disetujui dan disahkan sebagai Tugas Akhir  
Program S1 Teknik Elektro Fakultas Elektro dan Komunikasi  
Institut Teknologi Telkom**

Pembimbing I

Pembimbing II

Iswahyudi Hidayat, ST., MT.  
NIP: 02770269-1

Denny Darlis, SSi., MT.  
NIP: 10770726-3