

LEMBAR PENGESAHAN

Tugas Akhir dengan judul :

**PERANCANGAN DAN IMPLEMENTASI PROGRAMABLE
LOGIC CONTROLLER (PLC) SEDERHANA BERBASIS
FIELD PROGRAMABLE GATE ARRAY (FPGA)**

***(DESIGN AND IMPLEMENTATION SIMPLE
PROGRAMMABLE LOGIC CONTROLLER (PLC) BASED ON
FIELD PROGRAMMABLE GATE ARRAY (FPGA))***

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar
Sarjana Teknik pada Program Studi Teknik Elektro
Institut Teknologi Telkom

Oleh :

HENDRY PUTRA RAHADI

115080092

Bandung, Juni 2013

Disetujui dan disahkan oleh :

Pembimbing I

Pembimbing II

M. Ary Murti, ST., MT.
NIK : 99750183-1

Denny Darlis, SSi., MT.
NIK : 10770726-3