

DAFTAR TABEL

<i>Tabel 2.1 Tabel kebenaran XOR</i>	<i>8</i>
<i>Tabel 2.2 De0-Nano Board Information</i>	<i>11</i>
<i>Tabel 3.1 Deskripsi port I/O blok sistem generator acak</i>	<i>14</i>
<i>Tabel 3.2 Output dari generator input dengan input a dan b</i>	<i>23</i>
<i>Tabel 3.3 Deskripsi port I/O blok scrambler dan descrambler.....</i>	<i>26</i>
<i>Tabel 3.4 Validasi output sistem dengan input a</i>	<i>30</i>
<i>Tabel 3.5 Validasi output sistem dengan input b</i>	<i>34</i>
<i>Tabel 3.6 Validasi output sistem dengan input a dan b</i>	<i>37</i>