

DAFTAR GAMBAR

Gambar 2.1 Model rangkaian ekuivalensi setiap unit sel pada struktur AMC ^[6]	10
Gambar 2.2 Model karakterisasi frekuensi resonansi unit sel pada struktur array ^[6] .	11
Gambar 3.1 Diagram Alir Penelitian	14
Gambar 3.2 Single patch persegi dengan multiple slot dengan struktur AMC; kiri susunan patch persegi dengan panjang slot seragam; kanan dengan panjang slot gradual ^[2]	18
Gambar 3.3 Properties dalam design properties berisi variabel ukuran penyerap pada simulasi Ansoft HFSS	19
Gambar 3.4 <i>Properties</i> dalam menentukan posisi dan ukuran komponen <i>patch</i> pada rancangan simulasi	20
Gambar 3.5 Rancangan simulasi <i>single patch</i> persegi berbasis AMC tanpa <i>slot</i>	21
Gambar 3.6 Hasil simulasi <i>single patch</i> persegi berbasis AMC tanpa <i>slot</i>	21
Gambar 3.7 <i>Single patch</i> persegi panjang <i>slot</i> uniform 1, 3, 5 sampai 21 buah <i>slot</i> ..	22
Gambar 3.8 <i>Single patch</i> persegi panjang <i>slot</i> gradual 3, 5 sampai dengan 21 buah <i>slot</i>	24
Gambar 3.9 Grafik hasil simulasi <i>single patch</i> persegi	25
Gambar 3.10 Susunan <i>patch</i> persegi 2D tanpa <i>slot</i>	26
Gambar 3.11 Susunan <i>patch</i> persegi tanpa <i>slot</i> 3D berukuran 4x8 <i>patch</i>	27
Gambar 3.12 Hasil simulasi susunan <i>patch</i> persegi tanpa <i>slot</i>	27
Gambar 3.13 Susunan <i>patch</i> persegi 2D gradual 17 <i>slot</i>	28
Gambar 3.14 Susunan <i>patch</i> persegi 3D gradual 17 <i>slot</i>	28
Gambar 3.15 Hasil simulasi susunan <i>patch</i> persegi dengan <i>slot</i> gradual	29
Gambar 4.1 Realisasi susunan patch persegi tanpa slot	30
Gambar 4. 2 Realisasi susunan patch persegi gradual 17 slot	30
Gambar 4.3 Susunan Perangkat Pengukuran	31
Gambar 4.4 Penempatan Penyerap Gelombang Elektromagnetik pada PPW ^[1]	31
Gambar 4.5 Grafik hasil pengukuran nilai S11 amplitudo magnitude penyerap tanpa slot	32

Gambar 4.6 Grafik hasil pengukuran nilai S11 amplitudo magnitude penyerap slot gradual.....	33
Gambar 4.7 Grafik hasil pengukuran nilai S11 amplitudo magnitude DUT atau penyerap tanpa slot dan dengan slot gradual serta PPWclose.....	36
Gambar 4.8 Hasil pengukuran setelah proses de-embeding	37