

Daftar Gambar

| | |
|--|----|
| Gambar 2-1: Ilustrasi SMOTE | 6 |
| Gambar 2-2: Arsitektur Single Layer Network | 8 |
| Gambar 2-3: Arsitektur Multi Layer Network..... | 8 |
| Gambar 2-4: Fungsi Aktivasi Sigmoid Biner..... | 10 |
| Gambar 2-5: Fungsi Aktivasi Symetric Sigmoid..... | 10 |
| Gambar 3-1: Gambaran Umum Sistem..... | 17 |
| Gambar 3-2: Ilustrasi Handling Noise..... | 20 |
| Gambar 3-3: Ilustrasi Pembangkitan Data Buatan Numerik..... | 21 |
| Gambar 3-4: Ilustrasi Pembangkitan Data Buatan Kategorik | 21 |
| Gambar 3-5: Tahapan Backpropagation..... | 23 |
| Gambar 3-6: Tahapan Pengujian Sistem..... | 24 |