

DAFTAR GAMBAR

Gambar 3. 1 Desain Keseluruhan Sistem.....	12
Gambar 3. 2 Proses Stego Audio	13
Gambar 3. 3 Proses <i>Compressive Sampling</i>	13
Gambar 3. 4 Proses Penyisipan	14
Gambar 3. 5 Proses Penambahan Bit Sinkronisasi	14
Gambar 3. 6 Proses Pengekstraksian	16
Gambar 3. 7 Proses Deteksi Sinkronisasi	16
Gambar 3. 8 Halaman GUI	19
Gambar 4. 1 Pengaruh Parameter Level Dekomposisi Pada Skema 11.....	23
Gambar 4. 2 Pengaruh Parameter Panjang <i>Frame</i> Pada Skema 11	24
Gambar 4. 3 Pengaruh Parameter Threshold Pada Skema 11.....	25
Gambar 4. 4 Pengaruh Parameter Alfa Pada Skema 11.....	26
Gambar 4. 5 Pengaruh Parameter Panjang Kode Header Pada Skema 11.....	27
Gambar 4. 6 Pengaruh Parameter Panjang Bit Header Pada Skema 11.....	27
Gambar 4. 7 Pengaruh Parameter Jumlah Bit Kuantisasi Pada Skema 11.....	28
Gambar 4. 8 Pengaruh Parameter Level Dekomposisi Pada Skema 8.....	29
Gambar 4. 9 Pengaruh Parameter Panjang Frame Pada Skema 8.....	30
Gambar 4. 10 Pengaruh Parameter Threshold Pada Skema 8.....	31
Gambar 4. 11 Pengaruh Parameter Alfa Pada Skema 8.....	32
Gambar 4. 12 Pengaruh Parameter Panjang Kode <i>Header</i> Pada Skema 8	33
Gambar 4. 13 Pengaruh Parameter Panjang Bit <i>Header</i> Pada Skema 8	33
Gambar 4. 14 Pengaruh Parameter Jumlah Bit Kuantisasi Pada Skema 8.....	34
Gambar 4. 15 Statistik Penilaian Responden	42