

## DAFTAR GAMBAR

Gambar 2.1 Proses Enkripsi .....	6
Gambar 2.2 Proses Enkripsi Algoritma Kriptografi Simetris .....	7
Gambar 2.3 Proses Enkripsi pada DES [3] .....	7
Gambar 2.4 Proses Enkripsi pada AES .....	9
Gambar 3.1 Diagram Blok Sistem .....	12
Gambar 3.2 Diagram Blok Enkripsi DES .....	13
Gambar 3.3 Tabel PC1 .....	14
Gambar 3.4 Tabel PC2 .....	15
Gambar 3.5 Tabel IP .....	16
Gambar 3.6 Tabel E .....	18
Gambar 3.7 Tabel S-Box.....	19
Gambar 3.8 Tabel P.....	20
Gambar 3.9 Tabel IP-1 .....	21
Gambar 3.10 Diagram Blok Enkripsi AES-128bit .....	22
Gambar 3.11 Kode ASCII .....	23
Gambar 4.1 Hasil Skenario Data Input dan Output Terpisah pada DES .....	41
Gambar 4.2 Hasil Skenario Overwrite Data pada DES .....	42
Gambar 4.3 Hasil Skenario Data Input dan Output Terpisah pada AES .....	43
Gambar 4.4 Hasil Skenario Overwrite Data pada AES .....	43
Gambar 4.5 Hasil Pengujian Komposisi Instruksi .....	44