

DAFTAR GAMBAR

Gambar 3.1 Blok Diagram perancangan Sistem	13
Gambar 3.2 Proses <i>Embedding</i>	14
Gambar 3.3 Proses <i>Extraction</i>	16
Gambar 3.4 Proses Optimasi	17
Gambar 4.1 Citra Watermark	21
Gambar 4.2 Pengaruh Parameter nb	23
Gambar 4.3 Pengaruh Parameter N_d dan Sb_q	25
Gambar 4.4 Pengaruh Parameter N_f	26
Gambar 4.5 Pengaruh Parameter α	27