

KATA PENGANTAR

Puji dan syukur penulis panjatkan kehadirat Allah SWT. Karena atas rahmat dan karunia-Nya, penulis dapat menyelesaikan tugas akhir dengan judul “**Analisa Pemasangan Filter Untuk Mereduksi Harmonisa Pada Jaringan Tegangan Rendah (JTR)**”.

Tugas akhir merupakan salah satu mata kuliah yang harus ditempuh sebagai salah satu persyaratan kelulusan akademik strata-1(S1) di Jurusan Teknik Fisika Universitas Telkom (Tel-U) Bandung.

Dalam proses penyusunan buku ini, banyak pihak-pihak yang turut membantu penulis. Maka dari itu penulis ingin mengucapkan terima kasih sebesar-besarnya kepada:

1. Allah SWT. Yang telah memberikan hikmat dan rahmatnya dengan memberikan kesempatan waktu kepada penulis sehingga dapat menyusun buku Tugas Akhir,
2. Kedua orang tua, kakak, dan segenap keluarga penulis yang telah memberikan semangat, saran, dan dukungan baik moril dan materil.
3. Drs. Suprayogi, M.T. dan Dr. Ir. Basuki Rahmat, M.T. selaku dosen pembimbing yang telah banyak memberikan waktu luang, fasilitas, kritik, saran, dan semangat saat dilakukan penyusunan tugas akhir ini.
4. Teman-teman yang telah membantu pelaksanaan Tugas Akhir ini, yaitu Assyifa, Indah, Leni, Thresia, Asisten Laboratorium Teknik Tegangan Listrik Periode 2021 dan seluruh teman-teman angkatan 2017 yang tidak bisa disebutkan satu persatu.
5. Serta seluruh pihak yang tidak mungkin disebutkan satu persatu namanya yang telah memberikan banyak dukungan dan doa-nya kepada penulis.

Besar harapan penulis agar tugas akhir ini dapat bermanfaat bagi banyak pihak. Oleh sebab itu, penulis mengharapkan kritik dan saran yang membangun dari pembaca untuk perbaikan dimasa yang akan datang.

Bandung, 14 Agustus 2021