

DAFTAR GAMBAR

Gambar 2.1 Arsitektur Bi-LSTM	12
Gambar 3.1 Diagram Alir Desain Sistem.....	17
Gambar 3.2 Skema Pengambilan Dataset.....	18
Gambar 4.1 Hasil Akurasi <i>Training</i> dan <i>Testing</i> Data Latih 80 Data Uji 20.....	27
Gambar 4.2 Hasil Akurasi <i>Training</i> dan <i>Testing</i> Data Latih 70 Data Uji 30.....	28
Gambar 4.3 Hasil Akurasi <i>Training</i> dan <i>Testing</i> Data Latih 60 Data Uji 40.....	29
Gambar 4.4 Hasil Akurasi <i>Training</i> dan <i>Testing</i> Jumlah <i>Epoch</i> 5.....	29
Gambar 4.5 Hasil Akurasi <i>Training</i> dan <i>Testing</i> <i>Epoch</i> 10	30
Gambar 4.6 Hasil Akurasi <i>Training</i> dan <i>Testing</i> <i>Epoch</i> 15	31
Gambar 4.7 Hasil Akurasi <i>Training</i> dan <i>Testing</i> <i>Batch Size</i> 16.....	32
Gambar 4.8 Hasil Akurasi <i>Training</i> dan <i>Testing</i> <i>Batch Size</i> 32.....	33
Gambar 4.9 Hasil Akurasi <i>Training</i> dan <i>Testing</i> <i>Batch Size</i> 64.....	33
Gambar 4.10 Grafik <i>Training</i> dan <i>Testing</i> Konfigurasi Terbaik.....	36