

## DAFTAR GAMBAR

Gambar 2.1 Diagram Fungsi .....	5
Gambar 3.1 Desain Sistem Keseluruhan .....	21
Gambar 3.2 Diagram Blok Perangkat Capacitor Bank .....	22
Gambar 3.3 Desain Perancangan Alat Capacitor Bank 1 Phase.....	23
Gambar 3.4 Board Desain Perancangan Perangkat Keras.....	24
Gambar 3.5 Skema Pin NodeMCU ESP8266 .....	25
Gambar 3.6 Skema Pin Modul Relay 4 Channel .....	26
Gambar 3.7 Kapasitor UNICON.....	27
Gambar 3.8 Diagram Alir Sistem Aplikasi Smartphone.....	28
Gambar 3.9 Diagram Alir Sitem Perangkat Capacitor Bank.....	30
Gambar 3.10 Welcome Page .....	31
Gambar 3.11 Home Page.....	32
Gambar 3.12 Power Factor Page.....	33
Gambar 4.1 Grafik PF Terhadap Waktu dengan Set Point 0.9 .....	43
Gambar 4.2 Grafik Arus Terhadap Waktu Pada Set Point 0.9.....	43
Gambar 4.3 Grafik PF Terhadap Waktu dengan Set Point 0.92 .....	44
Gambar 4.4 Grafik Arus Terhadap Waktu Pada Set Point 0.92.....	44
Gambar 4.5 Grafik PF Terhadap Waktu dengan Set Point 0.95 .....	45
Gambar 4.6 Grafik Arus Terhadap Waktu Pada Set Point 0.95.....	45
Gambar 4.7 Grafik PF Terhadap Waktu dengan Set Point 0.98 .....	46
Gambar 4.8 Grafik Arus Terhadap Waktu Pada Set Point 0.98.....	46