

DAFTAR GAMBAR

Gambar II-1. Perbandingan frekuensi LPF Prototype dengan HPF.....	5
Gambar II-2. Konfigurasi Op-Amp LM741	6
Gambar II-3. Konfigurasi OP-Amp	7
Gambar II-4. Function Generator.....	5
Gambar III-1. Diagram blok analog secara umum.....	10
Gambar III-2. Spesifikasi Desain HPF.....	12
Gambar III-3. Diagram blok analog terealisasi.....	14
Gambar III-4. Diagram blok digital secara umum	15
Gambar III-5. Diagram blok digital terealisasi	17
Gambar III-6. Flowchart program di Arduiuno	19
Gambar IV-1. Bode Plot Magnitudo.....	20
Gambar IV-2. Bode Plot sudut Phasa	21
Gambar IV-3. Simulink Analog.....	22
Gambar IV-4. Hasil Uji respon Simulink 10Hz.....	22
Gambar IV-5. Hasil Uji respon Simulink 300Hz.....	23
Gambar IV-6. Rangkaian LTspice dengan input 10Hz.....	24
Gambar IV-7. Hasil output rangkaian LTspice 10Hz	24
Gambar IV-8. Rangkaian LTspice dengan input 300Hz.....	25
Gambar IV-9. Hasil Output rangkaian LTspice 300Hz	25
Gambar IV-10. Rangkaian Analog 10Hz dan 300Hz dengan Adder	26
Gambar IV-11. Input sinyal 10Hz dengan Adder pada LTspice.....	26
Gambar IV-12. Input sinyal 300Hz dengan Adder pada LTspice.....	27
Gambar IV-13. Hasil output sinyal 10Hz dan 300Hz dengan adder LTspice.....	27