

**RANCANGAN PERANGKAT KERAS PENYISIPAN SINOPSIS
MEMANFAATKAN STEGANOGRAFI BERBASIS METODE
*LEAST SIGNIFICANT BIT***

***(HARDWARE DESIGN FOR EMBEDDING SYNOPSIS USING
STEGANOGRAPHY BASED ON LEAST SIGNIFICANT BIT METHOD)***

TUGAS AKHIR

Disusun sebagai syarat untuk memperoleh gelar Sarjana Teknik pada

Program Studi S1 Teknik Elektro

Disusun oleh:

MUHAMMAD VINO VERYANDO PUTRA

1102160196



**Universitas
Telkom**

PROGRAM STUDI S1 TEKNIK ELEKTRO

FAKULTAS TEKNIK ELEKTRO

UNIVERSITAS TELKOM

BANDUNG

2021