

LEMBAR PENGESAHAN

TUGAS AKHIR

**RANCANGAN PERANGKAT KERAS PENYISIPAN SINOPSIS
MEMANFAATKAN STEGANOGRAFI BERBASIS METODE *LEAST
SIGNIFICANT BIT***

**(*HARDWARE DESIGN FOR EMBEDDING SYNOPSIS USING
STEGANOGRAPHY BASED ON LEAST SIGNIFICANT BIT METHOD*)**

Telah disetujui dan disahkan sebagai Buku Tugas Akhir

Program Studi Teknik Elektro

Fakultas Teknik Elektro

Universitas Telkom

Disusun oleh:

MUHAMMAD VINO VERYANDO PUTRA

1102160196

Bandung, 29 Januari 2021

Pembimbing I



Dr. Eng. Willy Anugrah Cahyadi, S.T., M. T

NIP. 19850009-3

Pembimbing II



Istiqomah, S.T, M. Sc

NIP. 20910010