

DAFTAR GAMBAR

2.1	Spektrum warna cahaya tampak.	6
2.2	<i>Light emitting diode</i>	9
2.3	Skema modulasi OOK-NRZ.	11
2.4	Skema modulasi OOK-RZ.	12
2.5	Ilustrasi kanal LOS.	13
2.6	Diagram blok sistem.	15
2.7	Representasi SIC dalam grafik bipartit.	16
3.1	Diagram blok sistem.	20
3.2	Diagram alir penelitian sistem NOMA-UVLC.	23
3.3	Desain sistem NOMA-UVLC dengan 4 pengguna pada model kanal LOS.	26
4.1	Kinerja alokasi daya pada kondisi <i>perfect</i> SIC.	33
4.2	Kinerja alokasi daya pada kondisi <i>imperfect</i> SIC.	34
4.3	Pengaruh kenaikan residu.	36
4.4	<i>User fairness</i> pada kinerja alokasi daya.	38
4.5	Efisiensi pengguna pada kinerja alokasi daya.	39