

DAFTAR ISI

LEMBAR PENGESAHAN	i
LEMBAR PERNYATAAN ORISINALITAS	ii
IDENTITAS BUKU	iii
ABSTRAK	iv
ABSTRACT	v
KATA PENGANTAR	vi
UCAPAN TERIMA KASIH	vii
DAFTAR ISI	ix
DAFTAR GAMBAR	xi
DAFTAR TABEL	xiii
DAFTAR ISTILAH	xiv
DAFTAR SINGKATAN	xvi
BAB I PENDAHULUAN	1
1.1 Latar Belakang	1
1.2 Tujuan dan Manfaat	1
1.3 Rumusan Masalah.....	2
1.4 Batasan Masalah	2
1.5 Metodologi.....	3
1.6 Sistematika Penulisan	4
BAB II DASAR TEORI	5
2.1 <i>Amperemeter</i>	5
2.2 SSID atau ESSID	5
2.3 <i>Password</i>	6
2.4 <i>Over the Air (OTA)</i>	6
2.5 <i>Firmware</i>	6
2.6 <i>Arduino IDE</i>	7
2.7 KiCad	8
2.8 Antares	9
2.9 <i>Printed Circuit Board (PCB)</i>	10
2.10 HI-LINK HLK-PM01	10
2.11 Sensor Arus (ACS712-5A)	11

2.12	FTDI FT232RL.....	12
2.13	Modul <i>Wifi</i> ESP 8266 ESP-12E.....	13
BAB III PERENCANAAN SINGLE LOAD AMPEREMETER.....		14
3.1	Deskripsi Proyek Akhir	14
3.2	Proses Pengerjaan Proyek Akhir.....	15
3.3	Desain Perangkat Keras	19
3.4	Tahap Perancangan pada <i>Cloud</i> Antares	20
3.5	Tahap Perancangan pada IEMS	26
BAB IV ANALISIS SIMULASI PERENCANAAN		31
4.1	Deskripsi Simulasi Perencanaan	31
4.2	Hasil Dari Simulasi Perencanaan.....	31
4.2.1	Hasil dari <i>Multiple Ssid</i>	31
4.2.2	Hasil dari <i>Update Ssid</i>	32
4.2.3	Hasil dari <i>Over the Air</i> (OTA)	34
4.3	Hasil dari Pengujian Tingkat Keberhasilan Untuk Setiap Tahapan Kerja Sistem Sebanyak 30 Kali	36
4.3.1	Hasil Pengujian <i>Multiple SSID</i>	36
4.3.2	Hasil Pengujian <i>Update SSID</i>	38
4.3.3	Hasi Pengujian <i>Over the Air</i> (OTA).....	39
4.3.4	Hasil dari Pengujian Kapasitas <i>Memory</i>	40
BAB V KESIMPULAN DAN SARAN		42
5.1	Kesimpulan	42
5.2	Saran	42
DAFTAR PUSTAKA		43
LAMPIRAN		1
LAMPIRAN A SOURCE CODE		1-1
LAMPIRAN B SKEMATIK		1-14
LAMPIRAN C LAYOUT PCB		2-1
LAMPIRAN D HASIL OUTPUT		2-4
LAMPIRAN E GAMBAR ALAT		2-6
LAMPIRAN F PERHITUNGAN MULTIPLE SSID		2-7
LAMPIRAN G PERHITUNGAN UPDATE SSID & PASSWORD.....		2-8
LAMPIRAN H PERHITUNGAN KAPASITAS MEMORY		2-9