

**IMPLEMENTASI ALAT PERAGA  
INTERKONEKSI MIKROPROSESOR DENGAN MEMORI  
PADA MATA KULIAH MIKROPROSESOR**

*(INSTRUMENT IMPLEMENTATION OF  
MICROPROCESSOR INTERCONNECTION WITH MEMORY  
FOR MICROPROCESSORS COURSE)*

**TUGAS AKHIR**

Disusun dalam rangka memenuhi salah satu persyaratan untuk menyelesaikan  
Program Studi Srata 1 Teknik Telekomunikasi

Oleh

**GUNNA CAHYA WARDIYANI**

**1101174286**



**FAKULTAS TEKNIK ELEKTRO  
UNIVERSITAS TELKOM  
BANDUNG  
2021**