

DAFTAR GAMBAR

Gambar 2. 1 Saluran-saluran Mikroprosesor.....	11
Gambar 2. 2 Konfigurasi Pin Mikroprosesor 80C88.....	13
Gambar 2. 3 Blok Diagram Arsitektur Mikroprosesor 80C88	16
Gambar 2. 4 Proses Kerja Pembacaan Data oleh Mikroprosesor.....	24
Gambar 2. 5 Proses Penulisan Data oleh Mikroprosesor	24
Gambar 3. 1 Tahapan Penelitian.....	26
Gambar 3. 2 Desain Sistem Alat Peraga.....	27
Gambar 3. 3 Diagram Blok Sistem.....	27
Gambar 3. 4 Sistematika Mikroprosesor 80C88 dengan 74LS373N	30
Gambar 3. 5 Sistematika Mikroprosesor 80C88 dengan 74HC541N	31
Gambar 3. 6 Sistematika Control Bus Mikroprosesor 80C88	32
Gambar 3. 7 Sistematika DIP Switch dengan 74HC541N	33
Gambar 3. 8 Sistematika 74HC138 dengan 74HC541N	33
Gambar 3. 9 Realisasi Desain Perangkat Keras	34
Gambar 3. 10 Sistematika Pengujian.....	35
Gambar 4. 1 Hasil Pengujian MOS Responden 1	49
Gambar 4. 2 Hasil Pengujian MOS Responden 2	50
Gambar 4. 3 Hasil Pengujian MOS Responden 3	50
Gambar 4. 4 Hasil Pengujian MOS Responden 4	50
Gambar 4. 5 Hasil Pengujian MOS Responden 5	51
Gambar 4. 6 Hasil Pengujian MOS	51
Gambar 4. 7 Hasil Pengujian MOS berdasarkan aspek penilaian	52