

DAFTAR ISI

LEMBAR ORISINALITAS	ii
LEMBAR PENGESAHAN	iii
ABSTRAK	iv
ABSTRACT	v
UCAPAN TERIMAKASIH	vi
KATA PENGANTAR	viii
DAFTAR ISI	ix
DAFTAR GAMBAR	xi
DAFTAR TABEL	xii
DAFTAR SINGKATAN	xiii
BAB I PENDAHULUAN	1
1.1 Latar Belakang	1
1.2 Rumusan Masalah	3
1.3 Tujuan dan Manfaat	4
1.4 Batasan Masalah	4
1.5 Metode Penelitian	4
1.6 Sistematika Penulisan	5
BAB II KONSEP DASAR	7
2.1 Sistem Bilangan	7
2.1.1 Konversi antar Sistem Bilangan	7
2.1.2 Aritmatika pada Sistem Bilangan	8
2.2 Mikroprosesor	10
2.2.1 Arsitektur Mikroprosesor 80C88	12
2.2.2 Register Mikroprosesor 80C88	18
2.2.3 Proses Kerja Mikroprosesor 80C88	21
2.3 Memori	21
2.3.1 Random Access Memory (RAM)	22
2.3.2 Read Only Memory (ROM)	23
2.4 Interaksi Mikroprosesor dengan Memori	23
2.5 <i>Mean Opinion Score</i>	25
BAB III PERANCANGAN SISTEM	26

3.1 Desain Sistem.....	27
3.1.1 Diagram Blok Sistem.....	27
3.1.2 Fungsi dan Fitur	28
3.1.3 Spesifikasi Komponen	28
3.2 Desain Perangkat Keras	30
3.2.1 Desain Mikroprosesor dengan IC 74LS373N.....	30
3.2.2 Desain Mikroprosesor dengan IC 74HC541N.....	31
3.2.3 Desain Control Bus Mikroprosesor	32
3.2.4 Desain DIP Switch dengan IC 74HC541N.....	33
3.2.5 Desain IC 74HC138 dengan IC 74HC541N.....	33
3.3 Parameter Pengujian.....	34
3.3.1 Pengujian Fungsional.....	36
3.3.2 Pengujian oleh Responden.....	36
BAB IV HASIL PENELITIAN DAN ANALISIS	37
4.1 Tujuan Penelitian	37
4.2 Lingkup Pengujian	37
4.3 Skenario Pengujian.....	37
4.4 Hasil Pengujian dan Analisa	39
4.4.1 Pengujian Alat Peraga.....	39
4.4.2 Pengujian Sunjektif.....	46
BAB V KESIMPULAN DAN SARAN.....	53
5.1 Kesimpulan.....	53
5.2 Saran.....	53
DAFTAR PUSTAKA	54
LAMPIRAN.....	55