

DAFTAR GAMBAR

2.1	<i>Light Emitting Diode</i>	7
2.2	Ilustrasi Kanal LOS.	8
2.3	Grafik <i>Bipartite</i>	10
2.4	Skema FDE	11
3.1	Diagram Alir Simulasi.	15
3.2	Model Sistem Komunikasi	16
3.3	Blok Diagram	18
3.4	Ilustrasi <i>Frameless CSA</i>	21
3.5	Jumlah K FDE terhadap <i>Bandwidth</i>	22
3.6	<i>SIC Iterative Decoding</i>	23
4.1	PLR dengan Kanal LOS	26
4.2	<i>Throughput</i> dengan Kanal LOS	27
4.3	PLR dengan Kanal NLOS	29
4.4	<i>Throughput</i> dengan Kanal NLOS	30