

## DAFTAR ISI

<b>LEMBAR PENGESAHAN TUGAS AKHIR</b> .....	ii
<b>LEMBAR PERNYATAAN ORISINALITAS</b> .....	iii
<b>ABSTRAK</b> .....	iv
<b>KATA PENGANTAR</b> .....	v
<b>UCAPAN TERIMAKASIH</b> .....	vi
<b>DAFTAR ISI</b> .....	viii
<b>DAFTAR GAMBAR</b> .....	x
<b>DAFTAR TABEL</b> .....	xi
<b>BAB I PENDAHULUAN</b> .....	1
1.1 Latar Belakang Masalah .....	1
1.2 Rumusan Masalah .....	3
1.3 Tujuan dan Manfaat Penelitian.....	3
1.4 Batasan Masalah.....	4
1.5 Metode Penelitian.....	4
<b>BAB II TINJAUAN PUSTAKA</b> .....	6
2.1 Prinsip Kerja Solusi.....	6
2.2 Alat Bantu Pengujian Konektor dan Adaptor.....	7
2.3 Sistem Kontrol <i>Loop</i> Terbuka ( <i>Open-Loop Control System</i> ) Pada Perancangan Alat Bantu Pengujian .....	12
2.4 Jaringan Komunikasi Optik.....	14
2.5 Pengujian Komponen Sistem Komunikasi Optik.....	16
2.5.1 Uji Ketahanan (Endurance).....	17
2.5.2 Komponen Pengujian .....	18
2.6 Penyimpanan Hasil Pergantian Data Jumlah Pengujian Menggunakan EEPROM.....	23
<b>BAB III PERANCANGAN SISTEM</b> .....	27
3.1 Desain Sistem .....	27

3.1.1	Diagram Blok.....	27
3.1.2	Fungsi dan Fitur .....	27
3.2	Desain Perangkat Keras.....	28
3.2.1	Spesifikasi Komponen .....	30
3.3	Desain Perangkat Lunak.....	40
3.4	Metode Pengujian.....	42
<b>BAB IV HASIL DAN ANALISIS .....</b>		<b>44</b>
4.1	Hasil Perancangan .....	44
4.1.1	Perancangan Alat .....	44
4.1.2	Cara Penggunaan Alat.....	46
4.2	Analisis Pengujian Konektor dan Adaptor .....	46
4.2.1	Pengujian Secara Manual.....	47
4.2.2	Pengujian Menggunakan Alat.....	47
4.2.3	Perbandingan Uji Manual Dan Uji Menggunakan Alat.....	50
<b>BAB V KESIMPULAN DAN SARAN .....</b>		<b>52</b>
5.1	Kesimpulan.....	52
5.2	Saran.....	52
<b>DAFTAR PUSTAKA .....</b>		<b>53</b>
<b>LAMPIRAN.....</b>		<b>55</b>