

DAFTAR ISI

Lembar Pengesahan	1
LEMBAR PERNYATAAN ORISINALITAS	2
ABSTRAK	3
ABSTRACT	4
DAFTAR ISI	5
DAFTAR GAMBAR	7
DAFTAR TABEL	8
BAB I	9
PENDAHULUAN	9
1.1. Latar Belakang	9
1.2. Perumusan Masalah	10
1.3. Tujuan	10
1.4. Batasan Masalah	11
1.5. Rencana Kegiatan	11
BAB II	13
KAJIAN PUSTAKA	13
2.1. Landasan Teori	13
2.1.1. Arsitektur x86	13
2.2.1. <i>Cache Memory</i>	14
2.2.2. <i>Cache Hit</i> dan <i>Cache Miss</i>	15
2.2.3. <i>Replacement Policy</i> pada <i>Cache</i>	16
2.2.4. <i>LRU Insertion Policy</i>	16
2.2. Studi Terkait	17
BAB III	19
PERANCANGAN SISTEM	19
3.1. Alur Pemodelan	19
3.2. Skenario Pengujian	19
3.2.1. Pengujian Pada Skenario 1	19
3.2.2. Pengujian Pada Skenario 2	20
3.2.3. Pengujian Pada Skenario 3	20
BAB IV	21

HASIL DAN PEMBAHASAN.....	21
4.1 Hasil Pengujian Performansi Skenario I (<i>One Level Cache</i>)	21
BAB V	26
KESIMPULAN DAN SARAN.....	26
5.1 Kesimpulan.....	26
DAFTAR PUSTAKA	27