

## DAFTAR ISI

<b>LEMBAR PENGESAHAN .....</b>	<b>ii</b>
<b>LEMBAR PERNYATAAN ORISINALITAS .....</b>	<b>iii</b>
<b>ABSTRAK .....</b>	<b>iv</b>
<b>ABSTRACT .....</b>	<b>v</b>
<b>KATA PENGANTAR.....</b>	<b>vi</b>
<b>DAFTAR ISI.....</b>	<b>viii</b>
<b>DAFTAR TABEL .....</b>	<b>xi</b>
<b>DAFTAR GAMBAR.....</b>	<b>xii</b>
<b>DAFTAR RUMUS .....</b>	<b>xiii</b>
<b>DAFTAR LAMPIRAN .....</b>	<b>xiv</b>
<b>DAFTAR ISTILAH .....</b>	<b>xv</b>
<b>BAB I PENDAHULUAN.....</b>	<b>1</b>
1.1    Latar Belakang .....	1
1.2    Rumusan Masalah .....	2
1.3    Tujuan Penelitian.....	3
1.4    Batasan dan Asumsi Penelitian .....	3
1.5    Manfaat Penelitian.....	3
1.6    Sistematika Penulisan.....	4
<b>BAB II LANDASAN TEORI .....</b>	<b>6</b>
2.1    Literatur Terkait Teori / Konsep Umum / Model / Kerangka Kerja ....	6
2.1.1    Serat Optic .....	8
2.1.2    Komponen Fiber Optic .....	8
2.1.3    Jenis Fiber Optic.....	9
2.1.4    Fungsi Fiber Optic.....	10
2.1.5    Cara Kerja Fiber Optic .....	10
2.1.6    Kelebihan Fiber Optic .....	11
2.1.7    Kekurangan Fiber Optic .....	11
2.1.8    Sistem Transmisi Serat Optic .....	11
2.1.9    Instalasi Serat Optic.....	12

2.2.	<i>FTTB (Fiber To The Buildings) .....</i>	12
2.2.1	<i>Arsitektur FTTB .....</i>	12
2.2.2	<i>Perangkat Jaringan Pada FTTB .....</i>	16
2.3	<i>Broadband Access Fiber Optic .....</i>	19
2.4	<i>Parameter Jaringan .....</i>	22
2.4.1	<i>Power Link Budget .....</i>	24
2.4.2	<i>Rise Time Budget.....</i>	25
2.4.3	<i>BER (Bit eror rate).....</i>	26
2.5	<i>Lokasi Perancangan.....</i>	26
<b>BAB3 METODOLOGI PENELITIAN .....</b>		<b>29</b>
3.1	<i>Sistematika Penyelesaian Masalah.....</i>	29
3.1.1	<i>Penjelasan Flowchart.....</i>	30
3.1.2	<i>Rencana Perancangan Pada Gedung Hotel Grand Surya Kediri.....</i>	30
3.1.3	<i>Perhitungan Manual .....</i>	31
3.2	<i>Kebutuhan Perangkat .....</i>	31
3.2.1	<i>Kebutuhan Perangkat Keras .....</i>	31
3.2.2	<i>Kebutuhan Perangkat Lunak .....</i>	31
<b>BAB 4 PENGUMPULAN DAN PENGOLAHAN DATA .....</b>		<b>34</b>
4.1	<i>Pengumpulan Data .....</i>	34
4.1.1	<i>Area Perancangan.....</i>	35
4.1.2	<i>Jarak Antar ODP perlantai .....</i>	35
4.2	<i>Pengolahan Data.....</i>	36
4.2.1	<i>Power Link Budget .....</i>	36
4.2.2	<i>Rise Time Budget.....</i>	42
4.2.3	<i>BER (Bit eror rate).....</i>	44
<b>BAB V ANALISIS DAN PEMBAHASAN.....</b>		<b>45</b>
5.1	<i>Verifikasi dan Validasi.....</i>	45
5.1.1	<i>Power Link Budget .....</i>	45
5.1.2	<i>Rise Time Budget.....</i>	45
5.1.3	<i>BER (Bit eror rate).....</i>	46
5.2	<i>Analisis Hasil .....</i>	46

5.2.1	<i>Power Link Budget</i> .....	46
5.2.2	<i>Rise Time Budget</i> .....	47
5.2.3	BER ( <i>Bit error rate</i> ).....	48
<b>BAB VI KESIMPULAN DAN SARAN</b>	.....	<b>49</b>
6.1	Kesimpulan.....	49
6.2	Saran.....	51
<b>DAFTAR PUSTAKA</b>	.....	<b>52</b>
<b>LAMPIRAN</b>	.....	<b>54</b>