

DAFTAR TABEL

Tabel 2. 1 Penelitian Terkait.....	18
Tabel 3. 2 Perencanaan Rangkaian System <i>Voltage Multiplier</i>	43
Tabel 3. 3 Perancangan System <i>Voltage Multiplier</i>	44
Tabel 4. 1 Hasil Simulasi dengan frekuensi 25 MHz	49
Tabel 4. 2 Hasil Simulasi dengan frekuensi 50 MHz	54
Tabel 4. 3 Hasil Simulasi dengan frekuensi 80 MHz	60
Tabel 4. 4 Hasil implementasi dengan frekuensi 25 MHz	68
Tabel 4. 5 Data tabel daya dengan frekuensi 25 MHz.....	71
Tabel 4. 6 Rangkuman Daya konsumsi komponen elektronik	73
Tabel 4. 7 Hasil implementasi dengan frekuensi 50 MHz	79
Tabel 4. 8 Data tabel daya dengan frekuensi 50 MHz.....	82
Tabel 4. 9 Rangkuman daya konsumsi komponen elektronik.....	84
Tabel 4. 10 Hasil implementasi dengan frekuensi 80 MHz	90
Tabel 4. 11 Data tabel daya dengan frekuensi 50 MHz.....	94
Tabel 4. 12 Rangkuman daya konsumsi komponen elektronik.....	96