

DAFTAR GAMBAR

Gambar II-1 Rancangan Arsitektur Umum SPLP	9
Gambar II-3 Model Jalur SEM-PLS	12
Gambar III-1 Pengembangan Kerangka Konseptual	34
Gambar III-2 Sistematika Penyelesaian Masalah	35
Gambar III-3 Pengembangan Hipotesis Model DeLone & McLean (2003).....	39
Gambar III-4 Diagram Jalur Model Penelitian	43
Gambar IV-3 Grafik Lama Penggunaan SPLP	48
Gambar IV-2 Alur Pengolahan Data.....	48
Gambar IV-3 Sintaks Impor <i>Dataset</i>	49
Gambar IV-4 Sintaks Analisis Deskriptif	49
Gambar IV-5 Sintaks Model Matriks dan Diagram Jalur	49
Gambar IV-6 Hasil Model Jalur Matriks	50
Gambar IV-7 Sintaks Visualisasi Jalur DeLone & McLean	51
Gambar IV-8 Hasil <i>Output</i> Diagram Jalur	51
Gambar IV-9 Sintaks <i>Outer Model</i>	51
Gambar IV-10 Sintaks Pengujian <i>Outer Loading</i>	52
Gambar IV-11 Sintaks Keandalan Internal	52
Gambar IV-12 Sintaks Validitas Konvergen (AVE)	52
Gambar IV-13 Sintaks <i>Cross-loadings</i>	53
Gambar IV-14 Sintaks Fornell-Larcker	54
Gambar IV-15 Sintaks Perhitungan VIF (1)	55
Gambar IV-16 Sintaks Perhitungan VIF (2)	55
Gambar IV-17 Sintaks Uji Faktor Tunggal Harman.....	55
Gambar IV-18 Sintaks Perhitungan R-square.....	56
Gambar IV-19 Sintaks Perhitungan Ukuran Efek (1).....	56
Gambar IV-20 Sintaks Perhitungan <i>F-Square</i> (2)	57
Gambar IV-21 Sintaks Perhitungan Uji Hipotesis (1)	57
Gambar IV-22 Sintaks Perhitungan Uji Hipotesis (2)	58
Gambar IV-23 Sintaks Perhitungan Uji Hipotesis (3)	58
Gambar V-2 Diagram Outer Model Setelah Uji Validitas Diskriminan.....	66