

DAFTAR GAMBAR

Gambar 2.1 Konsep Resource Block.....	9
Gambar 2.2 Konsep OFDMA.....	10
Gambar 2.3 Konsep PD-NOMA.....	11
Gambar 2.4 Flowchart Algoritma Gale-shapley (User Pairing).....	13
Gambar 2.5 Flowchart Algoritma Auction 4G.....	17
Gambar 2.6 Flowchart Algoritma Auction 5G.....	21
Gambar 2.7 Flowchart Algoritma Greedy 4G.....	23
Gambar 2.8 Flowchart Algoritma Greedy 5G.....	25
Gambar 3.1 Desain Sistem Model.....	31
Gambar 4.1 Flowchart Source Code.....	44
Gambar 4.2 Pseudocode Algoritma Greedy.....	48
Gambar 4.3 Model Sistem Alokasi Algoritma Greedy.....	49
Gambar 4.4 Pseudocode Algoritma Auction.....	50
Gambar 4.5 Model Sistem Alokasi Algoritma Auction.....	51
Gambar 4.6 Pseudocode Algoritma Gale-Shapley (1).....	52
Gambar 4.7 Pseudocode Algoritma Gale-Shapley (2).....	53
Gambar 4.8 Model Sistem Alokasi Algoritma Gale Shapley.....	54
Gambar 4.9 Visualisasi Sistem Model.....	55
Gambar 4.10 Visualisasi Awal Spyder.....	56
Gambar 4.11 Visualisasi Source Code.....	56
Gambar 5.1 Analisis hasil pengujian skenario 1 sistem 4G.....	72
Gambar 5.2 Analisis hasil pengujian skenario 2 sistem 4G.....	74
Gambar 5.3 Analisis hasil pengujian skenario 3 sistem 4G.....	76
Gambar 5.4 Analisis hasil pengujian skenario 1 sistem 5G.....	79
Gambar 5.5 Analisis hasil pengujian skenario 2 sistem 5G.....	81
Gambar 5.6 Analisis hasil pengujian skenario 3 sistem 5G.....	84
Gambar 5.7 Analisis hasil pengujian skenario 1 sistem 4G+5G.....	87
Gambar 5.8 Analisis hasil skenario 2 sistem 4G + 5G.....	90
Gambar 5.9 Analisis hasil skenario 3 sistem 4G + 5G.....	94