

**LEMBAR PENGESAHAN**

**IMPLEMENTASI KRIPTOGRAFI AES-128 PADA  
*FIELD PROGRAMMABLE GATE ARRAY (FPGA)***

***(Implementation of AES-128 Cryptography using  
Field Programmable Gate Arrays (FPGA))***

Oleh :

**YUSRAN MASHAMI**

**111000201**

Disetujui dan disahkan sebagai salah satu syarat  
menyelesaikan studi pada program S1 Jurusan Teknik Elektro  
Sekolah Tinggi Teknologi Telkom

**Menyetujui,**

**PEMBIMBING I**

**PEMBIMBING II**

**Sony Sumarvo, Ir., MT**

**Koredianto Usman, ST., M.Sc**