

**DESAIN DAN IMPLEMENTASI BLOK KONTROL
PERANGKAT KRIPTOGRAFI SUARA PADA PSTN BERBASIS FPGA**

*DESIGN AND IMPLEMENTATION CONTROL BLOCK
OF VOICE CRYPTOGRAPHY DEVICE OVER PSTN IN FPGA*

TUGAS AKHIR

Diajukan untuk memenuhi syarat menyelesaikan pendidikan pada program S1
Jurusan Teknik Elektro Telekomunikasi
Sekolah Tinggi Teknologi Telkom

oleh:

Dwi Mizanul Arifin

111010218



STTELKOM

**JURUSAN TEKNIK ELEKTRO
SEKOLAH TINGGI TEKNOLOGI TELKOM
BANDUNG**

2006