

Lembar Pengesahan

ANALISIS DAN SIMULASI STEPSIZE PADA CLOSED LOOP POWER CONTROL METODE FIXED STEP UNTUK SISTEM CDMA 2001x

*Analysis and Simulation of Stepsize in Closed Loop Power Control
Fixed Step Method for CDMA 2000-1x System*

Disusun oleh :

Nur Syukri Rahmadi
111030159

Telah diperiksa untuk disetujui sebagai salah satu syarat
menyelesaikan pendidikan pada program strata satu (S1) Fakultas Elektro dan Komunikasi
Institut Teknologi Telkom

Bandung, Agustus 2009
Menyetujui

Pembimbing I

Pembimbing II

(Heroe Wijanto., Ir, MT.)
NIK : 92680067-1

(Nachwan Mufti., ST, MT.)
NIK: 99730172-1