

**PERANCANGAN DAN REALISASI PERANGKAT PEMANCAR SINYAL
LORAN-C BERBASIS FPGA**

***DESIGN AND REALIZATION
TRANSMITTER DEVICE OF LORAN-C SIGNAL
BASE ON FPGA***

Telah diperiksa dan disetujui sebagai salah satu syarat untuk
memperoleh gelar Sarjana Teknik pada Departemen Teknik Elektro
Sekolah Tinggi Teknologi Telkom

Oleh:

R ANDHIKA MUHARMANSYAH

111030180

Telah disetujui oleh:

Pembimbing I

Pembimbing II

Heroe Wijanto, Ir., MT.

NIK : 92680067 - 1

M Ary Murti, ST, MT

NIK : 99750183-1