

LEMBAR PENGESAHAN

Tugas Akhir dengan judul :

**SPEECH SYNTHESIZER BERBASIS DIPHONE
MENGUNAKAN ALGORITMA
FREQUENCY DOMAIN PITCH SYNCHRONOUS OVERLAP ADD
(FD PSOLA)**

(SPEECH SYNTHESIZER BASED ON DIPHONE USING FREQUENCY DOMAIN
PITCH SYNCHRONOUS OVERLAP ADD (FD PSOLA) ALGORITHM)

Disusun oleh :

AGGIE Y PRIHANDI

111050240

Tugas Akhir ini telah diterima dan disahkan sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik pada Fakultas Elektro dan Komunikasi Institut Teknologi Telkom

Bandung, Desember 2009

Menyetujui,

Pembimbing I

Pembimbing II

Iwan Iwut T, ST.,MT.

NIK: 99740175 - 1

Gelar Budiman, ST.,MT.

NIK : 08780472 - 2