

ABSTRAK

Pada dasarnya, *power splitter* yang dibuat pada tugas akhir ini adalah suatu komponen pasif yang membagi sinyal *input* menjadi beberapa sinyal *output* dengan karakteristik fasa dan amplituda tertentu secara teoritis. Karakteristik dari *power splitter* yang direalisasikan ini adalah memiliki amplituda yang sama serta isolasi yang tinggi antar *port output*.

Power splitter bekerja pada frekuensi 1710-1880 MHz dan diaplikasikan pada sebuah antena *array*. Metoda yang digunakan pada perealisasikan *power splitter* ini adalah saluran *stripline*. Sifat dari *power splitter* ini adalah resiprokal sehingga dapat juga digunakan sebagai *power combiner*.

ABSTRACT

Basically, power splitter made at this final task is a passive component which dividing input signal become some output signal with the characteristic of certain phase and amplitude theoretically. Characteristic from power splitter realized has same amplitude and also high insulation between the output ports.

Power splitter work at 1710-1880 MHz frequency band and can applied at an array antenna. The method used at this power splitter realization is stripline. Nature of this power splitter is reciprocal so also can used as power combiner.