

**Desain dan Implementasi *Receiver Video* Pada Kanal *Broadband Power Line Communication*(BPLC) pada Frekuensi 10 MHz-14 MHz**

***Design and Implementation of Video Receiver Over Broadband Power Line Communication*(BPLC) Channel on Frequency 10 MHz-14 MHz**

**TUGAS AKHIR**

Disusun sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik pada Program Studi Teknik Telekomunikasi Fakultas Elektro dan Komunikasi Institut Teknologi Telkom

Disusun oleh :

**REFRI ENDINATAMA**

**11108036**



**INSTITUT TEKNOLOGI  
TELKOM**

**FAKULTAS ELEKTRO DAN KOMUNIKASI  
INSTITUT TEKNOLOGI TELKOM  
BANDUNG  
2013**