

	<b>INSTITUT TEKNOLOGI TELKOM</b>	No. Dokumen	ITT-AK-FEK-PTT-FM-001/004
	<b>Jl. Telekomunikasi No.1 Ters. BuahBatu Bandung 40257</b>	No. Revisi	00
	<b>FORMULIR PERNYATAAN ORISINALITAS</b>	BerlakuEfektif	02 Mei 2011

## LEMBAR PENGESAHAN

Tugas Akhir dengan judul:

**PERANCANGAN DAN IMPLEMENTASI *DETECTOR* SFBC BERBASIS  
FPGA  
(*DESIGN AND IMPLEMENTATION OF LTE SFBC DETECTOR BASED  
ON FPGA*)**

Oleh:

**ZeliZelika**

**111090078**

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik pada Fakultas Elektro dan Komunikasi Institut Teknologi Telkom

Bandung, 1 Februari 2013

Disetujui dan disahkan oleh:

Pembimbing I

Pembimbing II

**DR. Rina Pudji Astuti, Ir., MT.**

NIK: 9363090-1

**Denny Darlis, S.Si., MT.**

NIK: 10770726-3